

产品目录

OB36S01A1W10MP

OB36S01A1W08OP

描述

该 OB36S01A1 微控制器采用先进的 RISC 内核架构。OB36S01A1 具有增强型内核特点，四级堆栈，以及多个内部和外部中断源。独立指令和数据总线允许 14 位宽指令字和独立 8 位宽数据。

订货信息

OB36S01A1ihhKL

YWW

i: 工艺标志{ W = 2.2V ~ 5.5V }

hh: 封装脚位

k: 封装形式后缀{as table below }

L: 无铅标志

{无文字即含铅, "P" 即无铅}

Y: 年

WW: 周(01~52)

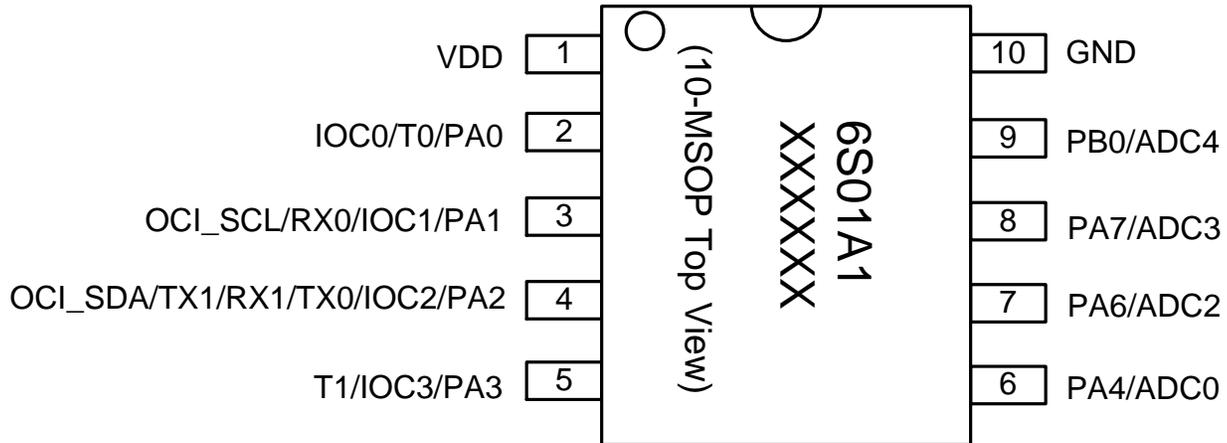
Postfix	Package
O	SOP (150 mil)
M	MSOP (118 mil)

特征

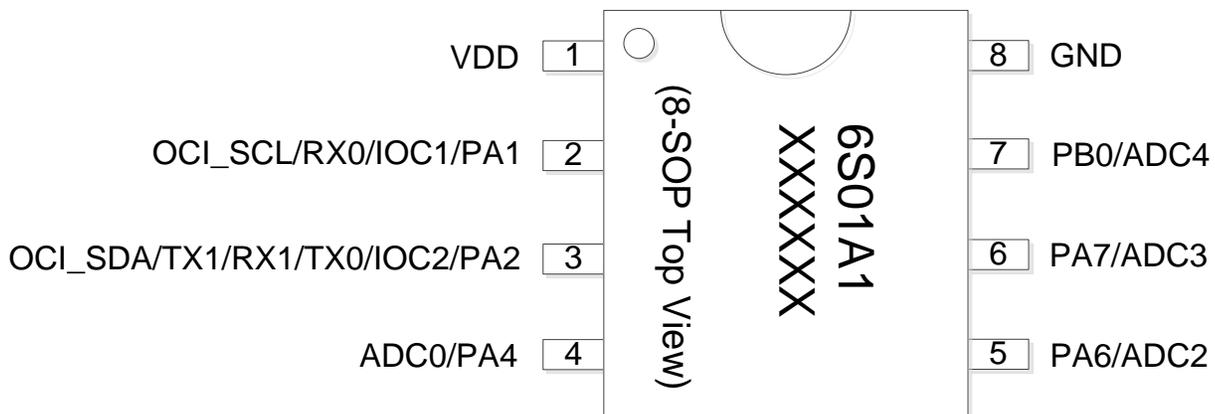
- 工作电压: 2.2V ~ 5.5V
- 高速 1T 架构, 最高可达 8MHz
- 内置 8MHz RC 振荡器
- 程序内存(program memory)空间: 1Kx13
- 数据存储器(data memory)空间: 64x8
- EEPROM 空间: 24x8
- 4 级堆栈 (stack)
- 2 个 8-bit 的定时器/计数器 (计时器 0, 1)
- 一个全双工通信的串行接口
- 可编程的看门狗定时器 (WDT)
- 35 条精简指令
- 1 个软件复位功能
- 低电压中断/低电压重置(LVI/LVR)
- 4 路 12bit 模拟数字转换 (ADC)
- 最多 8 GPIOs(8L~ 10L 封装脚位), GPIOs 可选择四种型态(准双向口、推挽、开漏、只输入), 默认准双向口(上拉)
- 片上存储器支持 ICP 及 EEPROM 功能
- 片上内建高精度参考电压 (3V± 1%)
- 管脚 ESD 性能超过 4KV
- 增强用户代码保护
- 片上在线仿真功能(ICE)及片上在线调试功能(OCD)
- 电源管理单元空闲及掉电模式

各封装引脚配置

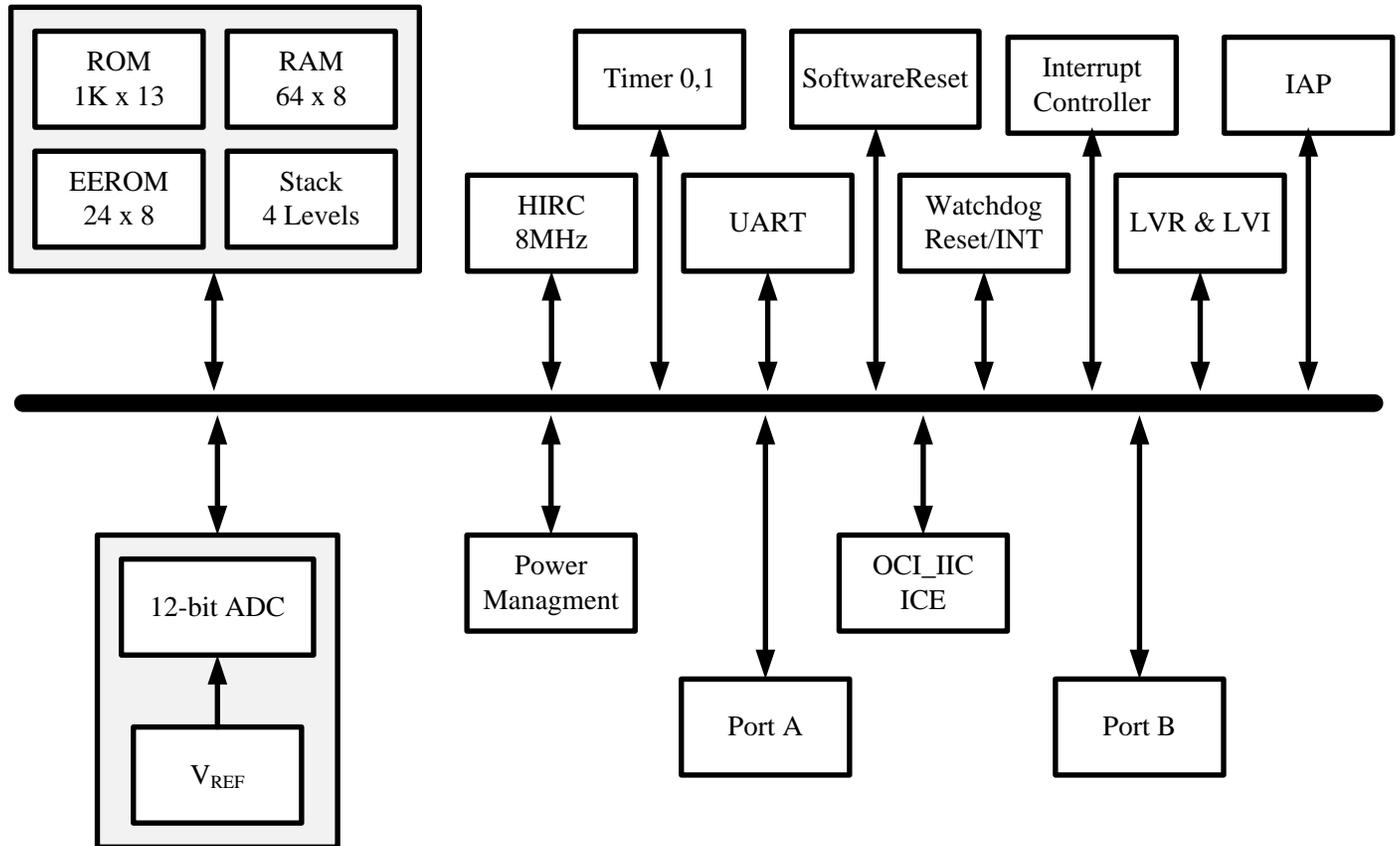
10 Pin MSOP



8 Pin SOP



系统方框图



管脚描述

10L	8L	Symbol	I/O	Description
1	1	VDD	I	数位电源电压
2		PA0/T0/IOC0	I/O	PA口的位0 & 计时器0外部输入 & 电位变化中断通道0
3	2	PA1/IOC1/RX0/OCI_SCL	I/O	PA口的位1 & 电位变化中断通道1 & 串行接口通道接收数据 & ICE和 ICP 功能的时钟输入
4	3	PA2/IOC2/TX0/RX1/TX1/OCI_SDA	I/O	PA口的位2 & 电位变化中断通道2 & 串行接口通道数据传输数据 & ICE和 ICP 功能的指令及数据输入
5		PA3/IOC3/T1	I/O	PA口的位3 & 电位变化中断通道3 & 计时器1外部输入
6	4	PA4/ADC0	I/O	PA口的位4 & 模数转换通道0
7	5	PA6/ADC2/OPA2P	I/O	PA口的位6 & 模数转换通道2 & 运放2正向输入
8	6	PA7/ADC3	I/O	PA口的位7 & 模数转换通道3
9	7	PB0/ADC4	I/O	PB口的位0 & 模数转换通道4
10	8	VSS	I	供电电源地